



۸۱۰۱۶۸۲

Functional and formal verification of digital circuits										نام انگلیسی درس	
واحد: ۳	مهندسی کامپیوتر			مهندسی برق						نوع درس	
	فناوری اطلاعات	سخت افزار	نرم افزار	دیجیتال	کنترل	پزشکی	قدرت	الکترونیک	مخابرات		
	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	اجباری
<input type="checkbox"/>	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	اختیاری
<input type="checkbox"/> کارشناسی <input checked="" type="checkbox"/> تحصیلات تکمیلی										مقطع	
										همیناها	
										پیش نیازها	
										مطالب پیش نیاز	
B. Wile, J. Goss, W. Roesner, "Comprehensive Functional Verification: The complete industry cycle", Elsevier Inc, 2005										کتابهای مرجع	
Ch. Baier, J. Katoen, "Principles of Model Checking", The MIT Press, 2008											
)% * (&' ! "# \$! ? 2 . % "). " -) / 0 # * 1% + , - 3 \$4)56 7 8 9 : 2 # # %!" ; < = % %). = % %tape-out " BC). # >? @ ; A % % - 1 4 *										اهداف درس	
reusability " F ED 9 9 # EG Assertion-based verification EH >? J 4 " BC K> L /% ; A EI 9 ? N ; A 04 0< # 0 EM										نتایج درس	
ED (flow) # EG) P. Q %) ! EH Verification plan EI) P. R S EM										فهرست مباحث	

ET E& EV EX ED' EDD EDG EDH EDI	
U W< EX ED' EDD EDG EDH EDI	
5 C - EX ED' EDD EDG EDH EDI	
* Coverage directed generation Acceleration and emulation # Assertion based verification Model checking Regression and tape-out readiness	
Modelsim, %Z	نرم افزارها و ابزارهای مورد نیاز
OVL, PSL, SystemVerilog Y 4	
> ? HDL #	تکالیف پیشنهادی
2 assertion 2 . 4 2	
K>L @ ? %> 2 < HDL Q % W) P. 9 R S W 2 -	پروژه‌های پیشنهادی
(G' B. / \ K 5[(H' ;] ! (M' J ! S	نمره‌دهی پیشنهادی
Janick Bergeron, "Writing Testbenches: Functional Verification for HDL Models", <i>Kluwer Academic Publishers</i> , 2004 Harry Foster, A. Krolnik, D. Lacey, "Assertion Based Verification", <i>Springer Science</i> , 2005 Andrew Piziali, "Functional Verification Coverage & Measurement and Analysis", <i>Kluwer Academic Publishers</i> , 2004	سایر مراجع
سیامک محمدی	تنظیم کننده
DHXT'' X'M	تاریخ تنظیم