



<p>الکترونیکی را فرا می گیرند.</p> <p>۲- از دانشجو انتظار می رود که الگوریتمهای سنتز سطح بالا از Scheduling تا Resource Sharing و Binding و همچنین ساختمان داده های لازم جهت پیاده سازی آنها را بداند.</p> <p>۳- از دانشجو انتظار می رود که بتواند الگوریتمهای طراحی فیزیکی از Floor-Planning تا Placement و Routing را با انتخاب ساختمان داده های مناسب پیاده سازی نماید.</p>	
<p>۱- مقدمه ای بر طراحی مدارهای الکترونیکی در سطح سیستم</p> <p>۲- مقدمه ای بر ساختمان داده های پایه ای</p> <p>۳- فرمهای کانونیکال نمایش مدارهای الکترونیکی</p> <p>۱-۳ دیاگرام تصمیم گیری دودویی در سطح پایین (بیت) مانند BDD</p> <p>۲-۳ دیاگرام تصمیم گیری دودویی در سطح بالا مانند BMD و HED</p> <p>۴- رویه های تصمیم گیری و کاربردهای آن در سنتز، درستی سنجی و آزمون پذیری</p> <p>۵- متدولوژی های سنتز سطح بالا</p> <p>۶- روشهای بهینه سازی مسیرداده (Data-Path)</p> <p>۷- الگوریتمهای طراحی فیزیکی</p> <p>۱-۷ الگوریتمهای Floor-planning</p> <p>۲-۷ الگوریتمهای Placement</p> <p>۳-۷ الگوریتمهای Routing</p>	<p>فهرست مباحث</p>
<p>کار با ابزار آزمون پذیری، سنتز در سطوح بالا و گیت دانشگاهی مانند Htest، ABC، GAUT و VIS</p>	<p>نرم افزارها و ابزارهای مورد نیاز</p>
<p>۱- نحوه استفاده از دیاگرامهای تصمیم گیری مانند BDDs، BMDs و HED جهت درستی سنجی، آزمون پذیری و دیباگ کردن سیستمهای الکترونیکی</p>	<p>تکالیف پیشنهادی</p>



<p>۲- نحوه استفاده از رویه های تصمیم گیری مانند Zchaff و CVC3 جهت عیب‌یابی در سیستم‌های الکترونیکی</p> <p>۳- توسعه های بیشتر بر روی ابزار موجود از سنتز سطح بالا گرفته تا طراحی فیزیکی</p>	
<p>۱- پیاده سازی الگوریتم‌های سنتز سطح بالا با استفاده از ابزار GAUT</p> <p>۲- پیاده سازی الگوریتم‌های آزمون پذیری سطح بالا با استفاده از ابزار Htest و HED</p> <p>۳- پیاده سازی الگوریتم‌های سنتز منطقی با استفاده از ابزار SIS و ABC</p> <p>۴- پیاده سازی الگوریتم‌های طراحی فیزیکی</p>	<p>پروژه‌های پیشنهادی</p>
<p>تکالیف دستی ۱۰٪</p> <p>تکالیف کامپیوتری ۱۵٪</p> <p>پروژه ۲۰٪</p> <p>امتحان میان ترم ۲۵٪</p> <p>امتحان پایان ترم ۳۰٪</p>	<p>نمره‌دهی پیشنهادی</p>
<p>[1] L. Scheffer, et al., EDA for IC Implementation, Circuit Design, and Process Technology. CRC Press, 2006.</p> <p>[2] G. DeMicheli, Synthesis and Optimization of Digital Circuits, McGraw-Hill, 1994.</p>	<p>سایر مراجع</p>
	<p>تنظیم کننده</p>
	<p>تاریخ تنظیم</p>